# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

08-046525

(43)Date of publication of application: 16.02.1996

(51)Int.Cl.

HO3M 13/12 G11B 20/10 H03M 5/18 H04L 25/08

(21) Application number: 06-181363

(71)Applicant:

CANON INC -

22)Date of filing:

02.08.1994

(72)Inventor:

HIRAMATSU MAKOTO

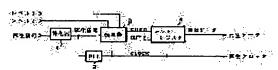
SHOJI MICHIHARU

#### 54) INFORMATION RECORDING AND REPRODUCING DEVICE

#### 57)Abstract:

PURPOSE: To improve the error rate of recovered data by comparing a sum between an equalization signal being an output of an identified point and a path metric difference corresponding to likelihood difference subject to one-bit delay with a preset evel so as to obtain detection data.

CONSTITUTION: A reproduced signal from an optical memory or a magneto- optical nemory or the like passes through an equalizer 1, in which the signal is waveformequalized and the equalization signal is subject to PLL control by a PLL 2 and a ecovered clock signal is generated. Furthermore, the equalization signal is given to a computing element 3 including a comparator, where the signal is compared with a level I and a level 2 and a detected data output OUT0 and an output OUT1 are outputted. Then the detected data OUT0 and OUT1 are given to an error correction discrimination circuit 4 being a decoding value estimate means as tentative detection lata and subject to error correction by the maximum likelihood decoding method and he result is outputted as detection data.



## **EGAL STATUS**

Date of request for examination]

Date of sending the examiner's decision of rejection]

Kind of final disposal of application other than the examiner's lecision of rejection or application converted registration]

Date of final disposal for application]

Patent number]

Date of registration]

Number of appeal against examiner's decision of rejection]

Date of requesting appeal against examiner's decision of eiection

Date of extinction of right]

BEST AVAILABLE COPY

# (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平8-46525

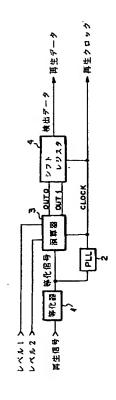
(43)公開日 平成8年(1996)2月16日

| (51) Int.Cl. <sup>6</sup> H 0 3 M 13/12 G 1 1 B 20/10 H 0 3 M 5/18 H 0 4 L 25/08 | 3 2 1 A 7<br>9 | 宁内整理番号<br>8730-5K<br>1736-5D<br>882-5K<br>9199-5K | FΙ      | 技術表示箇所   |
|--|----------------|---|---------|--|
|  |                |   | 審査請求    | 未請求 請求項の数6 OL (全 11 頁)                                       |
| (21)出願番号   | 特願平6-181363    |   | (71)出願人 | 000001007<br>キヤノン株式会社  |
| (22)出願日  | 平成6年(1994)8月2  | 2日  | (72)発明者 | 東京都大田区下丸子3丁目30番2号<br>平松 誠<br>東京都大田区下丸子3丁目30番2号 キヤ<br>ノン株式会社内 |
|  |                |   | (72)発明者 | 小路 通陽<br>東京都大田区下丸子3丁目30番2号 キヤ<br>ノン株式会社内                     |
|  |                |   | (74)代理人 |  |

## (54) 【発明の名称】 情報記録再生装置

## (57)【要約】

【目的】 PR (1, 1) の最尤復号法を用いて符号化信号の再生誤り率を低下することを目的とする。



#### 【特許請求の範囲】

0、1の2値情報を記録した媒体上から 【請求項1】 再生データを得る際にPR(1,1)を採用して最尤復 号する情報記録再生装置において、

あるk番目のデータピットが0である尤度と、1である 尤度との尤度差δ、を検出する尤度差検出手段と、該尤 度差  $\delta_{\mathbf{k}}$  を 1 クロック遅延させる遅延手段とを備え、該 遅延手段より出力される1クロックピット前の尤度差δ 1-1 と、k番目のデータビットにおける再生信号出力yk とを加算し、該加算結果  $(y_k + \delta_{k-1})$  と、あらかじめ 10 決められた2つの基準レベル1、2とをそれぞれ比較器 0と比較器1によって比較し、それぞれの出力0と出力 1に従って前記再生データを検出することを特徴とする 情報記録再生装置。

【請求項2】 前記出力0あるいは出力1は、あるk番 目のデータピットが0あるいは1となる生き残りパスが 残っているか否かに対応していることを特徴とする請求 項1記載の情報記録再生装置。

【請求項3】 前記出力0と出力1の論理積を仮の検出 データとして、エラー訂正判定回路に入力し、該仮の検 20 出データをエラー訂正することにより、検出データを得 ることを特徴とする請求項2記載の情報記録再生装置。

【請求項4】 0、1の2値情報を記録した媒体上から 最尤復号法により再生データを得る情報記録再生装置に おいて、

ある k 番目のデータビットが 0 である尤度と、1 である 尤度との尤度差 δ、を検出する尤度差検出手段と、該尤 度差δ、を1クロック遅延させる遅延手段と、該遅延手 段により出力される1クロックピット前の尤度差δ1-1 と該 k 番目のデータビットにおける再生信号出力y<sub>k</sub> とを 30 加算する加算手段と、該加算手段の加算結果(y<sub>1</sub>+δ 1-1)と、あらかじめ決められた2つの基準レベル1、 2とをそれぞれ比較する比較手段と、該比較手段のそれ ぞれの出力0と出力1に従って前記再生データを得る復 号値推定手段とを備えたことを特徴とする情報記録再生 装置。

【請求項5】 前記尤度差検出手段は、前記再生信号出 カy, と前記基準レベル1、2と前記尤度差δ,-1 とを入 力とし、前記出力0と出力1とを比較子として尤度差δ 、を出力とすることを特徴とする請求項4記載の情報記 40 録再生装置。

前記復号値推定手段は、前記出力0と出 【請求項6】 カ1の論理積を仮の検出データとして、前記出カ0と出 カ1のそれぞれの状態変化に従って、前記仮の検出デー 夕のエラー訂正を行なって反転することにより前記再生 データを得ることを特徴とする請求項4記載の情報記録 再生装置。

#### 【発明の詳細な説明】

[0001]

を記録再生する情報記録再生装置に関し、特に、PR (1, 1) 等化を採用し最尤復号により情報を再生する 情報記録再生装置に関するものである。

2

[0002]

【背景技術】一般に、符号情報を再生する際に、符号の 誤り率を、より少なくする識別方法として最尤復号法が 知られている。以下にパーシャルレスポンス(PR)を 用いた場合における最尤復号法の要点を説明する。

【0003】通常、2値の符号信号を3値の符号信号に 変換し、伝送あるいは記録を行なう場合がある。3値信 号は、直流成分を含まない様に構成することが可能であ り、特に直流を伝送あるいは記録できない、又はしにく い様なシステムに用いられる例が多い。

【0004】パーシャルレスポンス(PR)による1、 0、-1の3値の出力において、各状態における確率に 相当する値を尤度と呼ぶ。最尤復号法とは、より高い尤 度を選択していく方法である。伝送系の雑音がガウス分 布に従う場合、k 番目の識別点出力をy<sub>k</sub>、σを識別点出 力における標準偏差、Aを常数とすると、尤度Pは下式 のように示される。ここで、識別点出力とは、データを 抽出するクロックのタイミングにおける再生受信信号の 値を示す。

[0005]

#### 【数1】

 $P_1 = A \exp\{-(y_k-1)^2 / 2\sigma^2\}$ ..... (1)  $P_0 = A \exp\{-y_k^2 / 2\sigma^2\}$ ..... (2)  $P_{-1} = A \exp\{-(y_k + 1)^2 / 2\sigma^2 \}$ ..... (3) ここで、この尤度Pの逆数の対数をとり、規格化すると 下式のように示される。これらをパスメトリックと呼

[0006]

を意味する。

【数2】

$$I_1 = -y_k + 0.5$$
 ........ (4)  
 $I_0 = 0$  ....... (5)  
 $I_{-1} = y_k + 0.5$  ....... (6)

このパスメトリックは、尤度の逆数に対応するので、こ の和が小さいほど情報符号の存在する確率が大きいこと

【0007】2値のディジタル情報のデータパスの推移 は、時刻 k-1におけるデータの状態が1の場合、時刻 k では1または-1になる状態が存在し、時刻 k-1におけ るデータの状態が-1の場合、時刻 kでは1または-1 になる状態が存在する。上記のパスメトリックにおい て、11 は1から1へのパス(以下、これをパス1と称 **する。)、 I。 は 1 から – 1 または – 1 から 1 へのパス** (以下、これをパス0と称する。)、 I-1は-1から1 へのパス(以下、これをパス-1と称する。)に対応す る。ここで、ある時刻 k-1におけるデータが0である時 のパスメトリックの和をSox-1とし、1である時のパス 【産業上の利用分野】本発明は、2値のディジタル情報 50 メトリックの和をSıx-1とすると、時刻 kにおける各状 \* [0008]

【数3】

.3

態のパスメトリックの和は、下式のように示される。ここで、min[A, B] は、AとBのうち小さい方を選択することを意味する。

 $S_{0x} = \min[S_{0x-1} + I_{-1}, S_{1x-1} + I_{0}]$   $= \min[S_{0x-1} + y_{k} + 0.5, S_{1x-1}] \qquad \dots$ 

 $\begin{array}{lll}
\text{Sol} & -\min\{S_{0k-1} + I_{-1}, S_{1k-1} + I_{0}\} \\
& & = \min[S_{0k-1} + y_{k} + 0.5, S_{1k-1}] & \cdots \\
\text{Sol} & & = \min[S_{1k-1} + I_{1}, S_{0k-1} + I_{0}] \\
& & = \min[S_{1k-1} - y_{k} + 0.5, S_{0k-1}] & \cdots \\
\end{array} (7)$ 

この数式は、以下のことを意味する。時刻 kにおいてデータが0であるためには、時刻 k-1におけるデータが0の時はパス-1を通り、データが1の時はパス0を通る 10場合の2種類のパスが存在する。時刻 k-1でのデータが0である時のパスメトリックの和をSor-1、データが-1である時のパスメトリックの和をSor-1とすると、パス-1を通った場合のSorはSor-1+I-1になり、パス0を通った場合のSorはSor-1+I0になる。ここで、最尤復号法では、尤度の高い場合、つまりパスメトリックの和の小さい場合のパスのみを選択する。この様に、時刻 kのデータを0であると仮定すると、時刻 k-1からのパスが決定する。このことは、時刻 kにおいてデータが1であると仮定した場合においても同様である。 20

【0009】この様に、状態の変化の様子を各時刻毎に図示してゆくと、第5図に示すようなトレリス線図と呼ばれる図が得られる。図より解るように、各時刻間には必ず2本のパスが存在する。しかし、あるパスは途中で途切れ、あるパスは連続する。このうち、連続したものを正しい状態の変化のパスと推定し、このパス状態に基づいて各時刻の復号値を推定しデータを決定してゆく方法が最尤復号法である。最尤復号法により、例えば受信した情報の信号対雑音比が13dBの場合には、通常の復号法による符号誤り率は約10-3であるが、これを10-5に改善できると言われている。

【0010】ここで、パーシャルレスポンスの概念として、PR(1、2、1)の符号化と復合化について説明する。まず、PR(1、2、1)とは、送信信号中の1ピットの"1"が送信され、受信復調された後、"1"が1、2、1というパターンとなるように波形等化を行なうものである。例えば、"0110010100"という送信データが入力されたものとする。これをプリコーダというエンコーダで2回のNRZI変換が行われ、この状態で送信される。この送信と受信復調間とでノイズが生じる等すると、波形干渉パターンとなり、それを例えば5値信号化すると、0、1、2、3、4の5値レベルデジタル信号となる。そして、これを"0"、"2"、"4"を"0"とみなし、"1"、"3"を"1"とみなして、2値化すれば、もとの送信データ"0110010100"が得られる。

【0011】このことにより、このデータ符号間干渉を付加して、これを2値化することで、誤り符号を訂正

し、符号間干渉を除去できることも徐々に分かってきている。このPR(1、2、1)は、1、2、1というパターンで波形等化することを意味し、PR(1、0、ー1)は1、0、ー1というパターンで波形等化を行い、PR(1、1)は1、1というパターンで波形等化することを意味する。

【0012】 PR (1、1) による符号化と復合化の例について、記録信号中の1ピットの"1"が記録、再生、波形等化を経た後、0、1、1、0というパターンと成るように波形等化を行なうものである。このブリコーダでは、1回のNRZI変換が行われて送出され、その後受信側では、012という3値検出が行われ、そこで、"0"と"2"を"0"とみなし、"1"を"1"とみなして、2値化信号が得られる。その結果、送出の符号と同一の符号が得られる。

【0013】上記の通り、論理的には理論通り、誤り訂正がなされるが、具体的な手法の例は少ない。以下具体的な最尤復号法を、磁気記録等のPR(1,0,-1)に適用した例が、既に、特公平5-4865号公報で開示されている。以下にこの方法を簡単に説明する。本公報では、最尤復号器の状態推定部を2つの状態の尤度差を用いて実現するようになっている。「0または1、0または-1」のレベルの繰返しよりなる3値信号と、上記3値信号の2種類の状態の尤度差を入力とし、1データ周期後の尤度差および上記状態の変化の有無を出力する状態推定部と、上記状態の変化の有無を入力とし、2値の復号値を出力する復号値推定部により復号器を構成している。

【0014】磁気記録において、(1,0,-1)の3値信号は、1になれば次は0か-1になり、-1になれば次は0か1になる性質がある。すなわち、次が0か-1になる状態(これをodd(奇数)とする)と、0か1になる状態(これをeven(偶数)とする)の2つの状態がある。時刻kの状態oddの尤度をmo(k)、状態evenの尤度をmo(k)とし、識別点出力をyoとすると、雑音がガウス分布に従う場合、下式が成立する。ここで、max [A, B] は、AとBのうち大きい方を選択することを意味する。

[0015]

【数4】

 $m_0 (K+1) = max[m_0 (k), m_E (k)+y_k-0.5]$  ...... (9)  $m_E (K+1) = max[m_0 (k)-y_k-0.5, m_E (k)]$  ...... (10)

上式は、以下を意味する。時刻 k+1で状態が oddの場合 に、時刻 kでは状態がoddの場合とevenの場合があり得 る。時刻 kで oddの確率がmo(k)、evenの確率がme(k) であると考えた場合に、 odd及びevenの状態が時刻 k+1 で oddになり得る確率は各々mo(k)、me(k)+yx-0.5であ る。次に、時刻 k+1で状態が oddであるとすれば、これ らの確率の大きい方の状態推移により時刻 k+1で oddに なったと考えられる。つまり、(9) 式で m(k) >m (k)+y<sub>k</sub>-0.5の場合には、時刻 k+1が oddであれば、時刻 kも oddであり、mo(k) <me(k)+yk-0.5の場合には、時 10 刻k+1がodd であれば、時刻 kはevenである。

【0016】このように、時刻 k+1が oddと仮定する と、odd-odd の状態推移(状態変化なし)、even-oddの 状態推移(状態推移あり)のいずれが生じたかを選択す ることができる。全く同様に、時刻 k+1がevenと仮定す ると、(10)式で mo(k)-y<sub>k</sub>-0.5>m<sub>E</sub>(k) なら odd-e ven の状態推移、mo(k)-y₁-0.5<ms(k) ならeven-even の状態推移とのいずれかを選択できる。そして、時刻 k\*

 $m_0(k+1) - m_E(K) = \max[\Delta m(k), y_k - 0.5]$ 

..... (12)  $m_E(k+1) - m_E(K) = max[\triangle m(k) - y_k - 0.5, 0] \cdots (1.3)$ 

さらに、上記(12)、(13)式の差を求めると、下 **% [0020]** 式を得る。 【数7】 ×

 $\Delta m(k+1) = \max[\Delta m(k), y_k - 0.5] - \max[\Delta m(k) - y_k - 0.5, 0] \cdots (1.4)$ 

この(14)式は、上記(9)、(10)式と全く同じ 機能を有する。すなわち、 $\triangle m(k) > y_k - 0.5$ の場合には、 時刻 k+1が oddであれば時刻 kも oddであり、△m(k)< yx-0.5の場合には、時刻 kはevenである。しかるに、こ こで一時記憶すべき値は、尤度差△m(k)のみとなり、従 来必要としていた値の半分になる。

【0021】更に、(14)式の中の大小関係により4 30 つの場合が生じるが、実はこれは下記の3つの場合で十 分である。

[0022]

【数8】 △m(k) ≥y<sub>k</sub>+0.5 ..... (15)

 $y_k + 0.5 > \Delta m(k) > y_k - 0.5$ ..... (16)

 $\triangle m(k) \leq y_k = 0.5$ ..... (17)

更に、状態の変化を示す符号として、下記のd₀(k+1)、 de(k+1)を新たに考えると、

do(k+1) = 0 : 時刻 k、k+1 とも oddである。

【0023】do(k+1) = 1 : 時刻 kはeven、時刻 k+1 40 刻の do(k+1) を反転する。 は oddである。

【0024】d<sub>E</sub>(k+1) = 0 : 時刻 k、k+1 ともevenで ある。

【0025】d<sub>E</sub>(k+1) = 1 : 時刻 kは odd、時刻 k+1 はevenである。

【0026】これらと、(14)式を用いると、各場合 の状態推定部の結果は以下のように求まる。

[0027]

【数 9】(1)  $\triangle n(k+1) = y_k + 0.5$ 

 $d_0 (k+1) = 0$ 

\*+1が oddである確率は選択した状態推移の確率であり、 同様に時刻 k+1がevenである確率も選択した状態推移の 確率であるので、それぞれ(9)式、(10)式によ り、mo(k+1)、me(k+1) を得ることができる。すなわ ち、㎜、㎜に適当な初期値を与えれば、各時刻毎の識別 点出力ykを用い、各状態の尤度が得られ、かつ各時刻の 状態 oddに流入するパスの状態推移 (状態変化の有無) および状態evenに流入するパスの状態推移(状態変化の 有無)をそれぞれ選択できる。

【0017】上記(9)、(10)式の両辺より、それ ぞれme(k)を減ずる。また新たに下式のように定義す

[0018]

【数5】

..... (11)  $\triangle \mathbf{m}(\mathbf{k}) = \mathbf{m}_0 (\mathbf{k}) - \mathbf{m}_E (\mathbf{k})$ とすると、下式を得る。

[0019]

【数6】

 $d_{E}(k+1) = 1$ 

(2)  $\triangle m(k+1) = \triangle m(k)$ 

 $d_0(k+1) = 0$ 

 $d_{E}(k+1) = 0$ 

(3)  $\triangle m(k+1) = y_k - 0.5$ 

 $d_0 (k+1) = 1$ 

 $d_{E}(k+1) = 0$ 

以上のような原理によれば、尤度差△m のみを記憶すれ ば、識別点出力がとの大小関係より決まる3種の場合に 応じて、次の尤度差と、状態変化の有無が上記(数9) の数式により自動的に与えられる。

【0028】上記のような原理を実際に実現するには以 下のように考えればよい。

【0029】(1)do(k+1)を仮の復号値とする。

【0030】(2) 但し、do(k+1) = 1となった場合に は、前回のdo(k+1)とd<sub>E</sub>(k+1)の論理和が1になった時

【0031】これを実現する回路例を第6図に示す。入 力端子32、33にあたえられたdo(k+1)とdæ(k+1)の 内、do(k+1) はN段のD形フリップフロップ34-1~3 4-Nで遅延される。一方、ORゲート35で得られるdo (k+1) +d<sub>E</sub>(k+1) も、N段のD形フリップフロップ36 -1~3 6-Nで遅延される。do およびdo + de が共に1とな る位置がANDゲート37-1~37-Nで検出され、その 時刻のdoはExclusiveORゲート38-1~38-Nで反転 される。この結果が次段のD形フリップフロップ34-2 50 ~34-Nに転送されるが、その直後、フリップフロップ

34、36を駆動する1データ周期間隔のクロック端子 39から供給され、このクロックの後半で、フリップフロップ 36 - 2以後の内容を0とする。この結果、フリップフロップ 36 は全て0か、あるいは前回の $d_0$  +  $d_0$  = 1となった時刻のみが 1となっており、 $d_0$  = 1となる度にその時刻の $d_0$  が反転され、出力 40 に復号値として取り出される。以上が、磁気記録等に PR(1,0,-1) を採用した場合の最尤復号実現のための回路動作である。 【0032】

【発明が解決しようとする課題】上記公報によれば、1,0,-1の3値に符号化された符号化信号を扱っており、且つ1と-1の状態は必ず交互に現れる符号化信号に対する最尤復号を実現している。主に、磁気記録がこの様な符号化信号に対応している。すなわち、次が0または1になる状態と、次が0または-1になる状態の2通りの状態が存在し、そのうちどちらか片方を直接シフトレジスタに流し、これをエラー訂正する方法を行っている。これは、PR(1,0,-1)の最尤復号法に対応しているのである。

【0033】しかしながら、光メモリや光磁気メモリでの誤り訂正においては、PR(1,1)を採用したほうが適していると考えられる。この場合、1の状態の次に-1の状態が存在せずに再び1の状態が、または、-1の状態の次に1の状態が存在せずに再び-1の状態がくる可能性があり、この様な符号化信号では、前記公報のPR(1,0,-1)による方法そのままでは適応できないという欠点があった。

#### [0034]

【課題を解決するための手段】本発明は、上記欠点を解 決するために、0、1の2値情報を記録媒体上に記録 し、再生する装置であって、記録再生の際にPR(1,

1)の波形等化を採用し、且つ最尤復号する情報記録再 生装置を提供するものである。

【0035】この情報記録再生装置において、あるk番目のデータピットが0である尤度と、1である尤度との 尤度差 $\delta_1$ を検出する手段と、該尤度差 $\delta_1$ を1クロック遅延させる遅延手段とを備え、遅延手段より出力される1クロックピット前の尤度差 $\delta_{1-1}$ と、k番目のデータピットにおける再生信号出力 $y_1$ を加算し、この加算結果( $y_1+\delta_{1-1}$ )と、あらかじめ決められた2つの基準 40レベルとをそれぞれ比較器0、比較器1によって比較し、それぞれの出力0、出力1に従って再生データを検出することを特徴とするものである。

【0036】また、出力0あるいは出力1は、あるk番目のデータピットが0あるいは1となる生き残りパスが残っているか否かに対応していることを特徴とする。

【0037】さらに、出力0と出力1の論理積を仮の検出データとして、シフトレジスタに入力し、該仮の検出データをエラー訂正することにより、検出データを得ることを特徴とする。

【0038】更に、0、1の2値情報を記録した媒体上から最尤復号法により再生データを得る、本発明による情報記録再生装置において、あるk番目のデータビットが0である尤度と、1である尤度との尤度差 $\delta_{1}$ を検出する尤度差検出手段と、該尤度差 $\delta_{1}$ を1クロック遅延させる遅延手段と、該遅延手段より出力される1クロックビット前の尤度差 $\delta_{1-1}$ と該k番目のデータビットにおける再生信号出力 $y_{1}$ とを加算する加算手段と、該加算手段の加算結果( $y_{1}+\delta_{1-1}$ )と、あらかじめ決められた2つの基準レベル1、2とをそれぞれ比較する比較手

た2つの基準レベル1、2とをそれぞれ比較する比較手 段と、該比較手段のそれぞれの出力0と出力1に従って 前記再生データを得る復号値推定手段とを備えたことを 特徴とする。

【0039】更に加えて、上記尤度差検出手段が、再生信号出力 $y_1$ と基準レベル1、2と尤度差 $\delta_{1-1}$ とを入力とし、出力0と出力1とを比較子として尤度差 $\delta_{1}$ を出力とすることを特徴とする。

ている。これは、PR(1, 0, -1)の最尤復号法に 【0040】更にまた、上記復号値推定手段は、出力0 と出力1の論理積を仮の検出データとして、出力0と出 【0033】しかしながら、光メモリや光磁気メモリで 20 力1のそれぞれの状態変化に従って、仮の検出データの の誤り訂正においては、PR(1, 1)を採用したほう エラー訂正を行なって反転することにより再生データを が適していると考えられる。この場合、1の状態の次に 得ることを特徴とする。

#### [0041]

【作用】故に、この発明の構成は、ある k 番目のデータ ビットが 0 である尤度と、1 である尤度との尤度差  $\delta$  に を検出する手段と、該尤度差  $\delta$  に を 1 クロック遅延させる手段とを備え、遅延手段より出力される 1 クロックビット前の尤度差  $\delta$  に と、 k 番目のデータビットにおける再生信号出力  $\gamma$  に を 加算し、この加算結果( $\gamma$  に +  $\delta$  に )と、あらかじめ決められた 2 つの基準レベルとをそれぞれ比較器 0 、比較器 1 によって比較し、それぞれの出力 0 、出力 1 に従って再生データを検出するという動作を維持するように作用するものである。

【0042】これによるPR(1,1)の最尤復号法では、再生信号の尤度差を求め、またその1クロック前の尤度差と再生信号とを加算した結果とを2つの基準レベルとそれぞれ比較し、2つの出力を得て、本最尤復号法に適合した再生データを得ているので、データ再生の誤り率を大きく改善できる。

⑦ 【0043】また、この2つの出力にトレリス線図をあてはめ、生き残りパスが残っているか否かに対応するように作用するものである。

【0044】さらに、出力0と出力1の論理積を仮の検出データとして、シフトレジスタに入力し、この仮の検出データから奇数番目と偶数番目のデータとで、それぞれエラー訂正するという動作を維持するように作用するものである。

【0045】更に、この発明の構成は、0、1の2値情報を記録した媒体上から最尤復号法により再生データを 50 得る情報記録再生装置において、あるk番目のデータビ

ットが0である尤度と、1である尤度との尤度差δ、を 検出する尤度差検出手段と、該尤度差δι を1クロック 遅延させる遅延手段と、該遅延手段より出力される1ク ロックビット前の尤度差 δι-1 と該 k 番目のデータビッ トにおける再生信号出力ykとを加算する加算手段と、該 加算手段の加算結果  $(y_1 + \delta_{1-1})$  と、あらかじめ決め られた2つの基準レベル1、2とをそれぞれ比較する比 較手段と、該比較手段のそれぞれの出力0と出力1に従 って前記再生データを得る復号値推定手段とを備えて、 各手段の動作を維持するように作用するものである。

【0046】更に加えて、この発明の構成は、上記尤度 差検出手段が、再生信号出力y, と基準レベル1、2と尤 度差δ1-1 とを入力とし、出力0と出力1とを比較子と して尤度差δ、を出力するという動作を維持するように 作用するものである。

【0047】更にまた、この発明の構成は、上記復号値 推定手段が、出力0と出力1の論理積を仮の検出データ として、出力0と出力1のそれぞれの状態変化に従っ て、仮の検出データのエラー訂正を行なって反転するこ とにより再生データを得るという動作を維持するように 20 作用するものであ

#### [0048]

【実施例】以下、本発明の一実施例について図面を用い\*

 $S_{0K-1} + y_k + 0.5 < S_{1K-1}$  $S_{0k-1} + y_k + 0.5 > S_{1k-1}$  $S_{1x-1} - y_k + 0.5 < S_{0x-1}$  $S_{1K-1} - y_k + 0.5 > S_{0K-1}$ 

これらの式を変形すれば、

[0053]

 $y_k + S_{0k-1} - S_{1k-1} < -0.5$  $y_k + S_{0k-1} - S_{1k-1} > -0.5$  $y_k + S_{0k-1} - S_{1k-1} < 0.5$  $y_k + S_{0k-1} - S_{1k-1} > 0.5$ 

となる。ここで、Sor-1-Sir-1はパスメトリックの差 δι-1 になる。つまり、式 (20) 及び式 (21) は下 式のようになる。

[0054]

【数12】

$$y_k + \delta_{k-1} < -0.5$$
 .......... (2 2-1)  
 $y_k + \delta_{k-1} > -0.5$  ........ (2 2-2)  
 $y_k + \delta_{k-1} < 0.5$  ........ (2 3-1)  
 $y_k + \delta_{k-1} > 0.5$  ....... (2 3-2)

つまり、識別点出力の等化信号y<sub>1</sub>と1ピット遅延された 尤度差に対応するパスメトリックの差 δ 1-1 との和であ  $\delta y_1 + \delta_{1-1}$  と±0.5 との大小関係を比較すればよい。 この式をまとめると以下のようになる。

[0055]

【数13】

$$y_k + \delta_{k-1} > 0.5$$
 ....... (24)  
-0.5 >  $y_k + \delta_{k-1} > 0.5$  ...... (25)

\* て詳細に説明する。

【0049】図1に本発明の一実施例による構成プロッ ク図を示す。光メモリや光磁気メモリ等からの再生信号 は、等化器1を通り波形等化された後、等化信号はPL L2によりPLL制御されて再生クロック信号を生成す る。また、この等化信号は比較器を含む演算器 3 に入力 され、ここでレベル1およびレベル2と比較され、検出 データ出力OUTO及び出力OUT1を出力する。その後、検出 データOUTO及びOUT1は、復号値推定手段としてのエラー 訂正判定回路4に仮の検出データとして入力され、最尤 復号法によりエラー訂正された後に検出データとして出 力される。

10

【0050】演算器3において、識別点出力である等化 信号yxと1ピット遅延された尤度差に対応するパスメト リックの差 $\delta_{k-1}$  との和 $y_k + \delta_{k-1}$  をあらかじめ設定し て、あるレベルと比較することにより、検出データOUTO 及びOUT1を得ている。

【0051】この原理を以下に説明する。上記したよう に、最尤復号では式(7)及び式(8)の比較によりパ スの決定を行っている。この式の比較は、下式と等化で ある。

[0052]

【数10】

 $\cdots \cdots (18-1)$  $\cdots (18-2)$  $\cdots (19-1)$  $\cdots (19-2)$ 

※【数11】

×

 $\cdots (20-1)$  $\cdots (20-2)$  $\cdots (21-1)$  $\cdots (21-2)$ 

..... (26)  $-0.5 > y_k + \delta_{k-1}$ 

上記条件は、以下のような意味を有する。式(24)の 条件の場合、Soxに至るにはパス0を通り、Soxに至る にはパス1を通る。つまり、時刻kにおけるデータは1 であることが決定される。また、式(25)の条件の場 合、Sor及びSirに至るには共にパス0を通る。そし 40 て、式(26)の条件の場合、Sox に至るにはパス-1 を通り、Sixに至るにはパス0を通る。つまり、時刻k におけるデータは0であることが決定される。

【0056】また、上記のことにより時刻kにおけるパ スメトリックの差δ、も決定できる。式(24)の条件 の場合、時刻k-1のデータは1と決定されるので、時 刻におけるパスメトリックの差δ、は、時刻k-1から 時刻kへのパスのみで決定できる。つまり、パスメトリ ックの差 $\delta_{\mathbf{k}}$  は $\mathbf{y}_{\mathbf{k}}$  -0.5 になる。同様に式(26)の条 件の場合、時刻k-1のデータは0と決定されるので、

50 時刻 k におけるパスメトリックの差は、時刻 k - 1 から

時刻kへのパスのみで決定できる。つまり、パスメトリ ックの差 $\delta_k$  は $y_k + 0.5$  になる。また、式(25)の条 件の場合、Sox及びSixに至るには共にパス0を通る。 パス0のパスメトリックは式(5)より解るように0で ある。つまり、時刻kのパスメトリックは以下のように なる。

【数14】 $S_{01} = S_{11-1}$ ..... (27)  $S_{1\mathbf{I}} = S_{0\mathbf{I}-1}$ ..... (28)

ここで、時刻 k-1のパスメトリックの和はSox-1-S 11-1=S11-S01となる。よって、時刻kのパスメトリ 10 ックの差 $\delta_k = S_{0x} - S_{1x}$ は、時刻k - 1のパスメトリ ックの和の符号を反転させた値に等しくなる。

【0057】図1において、上記した比較及びパスメト

リックの算出は演算器3によって行われる。この演算器 3の具体的内部構成の一実施例を図2に示して説明す る。識別点出力の等化信号y<sub>λ</sub>は、パスメトリックの差δ 1-1 と共に加算器5に送られる。加算器5で加算された 出力y<sub>1</sub> + δ<sub>1-1</sub> は比較器 6 及び比較器 7 に送られ、それ ぞれレベル1及びレベル2と比較され、検出データOUTO 及びOUT1を出力する。この時の比較は、式(20)、 (21) あるいは式(22)、(23) に従っている。 また、マルチプレクサー8には、比較器6と比較器7か らの検出データOUTO及びOUT1、等化信号yi、及びレベル 1とレベル2が送られる。また、マルチプレクサー8の 出力 $\delta$ 、を、遅延回路9により、1ピット遅延されたパ スメトリックの差δι-1 もフィードパックされて入力さ れる。マルチプレクサー8では、これらの入力により、 演算及び判断して時刻 k のパスメトリックの差δ κ が出 力され、遅延回路9により1ビット遅延された後、加算 器5にパスメトリックの差δ1-1 として送っている。

【0058】上記したマルチプレクサー8の具体的構成 の一実施例を図3を参照しつつ説明する。識別点出力の 等化信号yx、及びレベル1として-0.5とレベル2とし て+0.5 とが、加算器10及び加算器11にそれぞれ送 られ、加算器10からy<sub>1</sub>-0.5と加算器11からy<sub>1</sub>+0.5 とがそれぞれ出力され、比較器13に送られる。ま た、パスメトリックの差δι-1 は、符号反転回路12を 通り、符号反転された後に同様に比較器13に送られ る。比較器13には、比較子として検出データOUTO及び OUT1の2ピットデータが送られ、式 (24) (25) (26)に従って比較され、パスメトリックの差δ、を

判断して出力される。このパスメトリックの差 δ k は遅 延回路9により遅延された後、図2の加算器5に入力さ れて、等化信号ykと加算され、識別点出力の等化信号yk と1ビット遅延された尤度差に対応するパスメトリック の差 $\delta_{k-1}$  との和である $y_k + \delta_{k-1}$  が求められ、次段階 の比較器 6、7 でレベル±0.5 との大小関係を比較さ れるわけである。

【0059】第1図に示す本発明の構成プロック図にお

クサー8を説明したが、そこで検出データOUTO及びOUT1 を得られた後に、復号値推定回路として動作するエラー 訂正判定回路4で最尤復号を行っている。このエラー訂 正判定回路4の具体的構成の一回路例を図4に示す。ま

12

た、この回路の動作を図5に示したトレリス線図等を用 いて詳細に説明する。

【0060】情報の記録再生に際し、NRZI変換の場 合、再生情報に1が現れる毎に再生信号の0、1が反転 する。つまり、図5のトレリス線図において、パス0の みが存在する位置は、どちらのパスを通っても再生情報 は1(仮の検出データではNANDゲート出力なので0 に対応する。) であり、情報が確定する。この時には当 然、検出データOUTO及びOUT1は共に1を示している。ま た、パス1からパス1への遷移やパス-1からパス-1 への遷移の場合にも再生情報は0 (仮の検出データでは NANDゲート出力なので出力は1に対応する。) に確 定する。この時には、検出データOUTO及びOUT1はどちら かが0で、もう片方は1になっている。一方、データが 0や1に確定する位置の間、つまり、図5のトレリス線 図の☆印の位置は、その後のパスの確定により情報を訂 正する可能性のある位置である。また、同じ線図の★印 の位置が仮の検出データに対して最尤復号により実際に エラー訂正が必要な位置を示している。

【0061】以後、図4の回路図により、最尤復号の過 程を説明する。演算器3から出力された検出データOUTO 及びOUT1はNAND14に送られ、仮の検出データとし て出力され、シフトレジスタに送られる。ここで、NA ND14を使用しているのは、シフトレジスタでエラー 訂正する際に、訂正部分にリセットをかければよく、回 路的に容易だからである。このため、仮の検出データ は、NRZI変換データを反転させた形になっている。 最終的には、仮の検出データは、NOT21を通ること により再び反転し、NRZI変換のデータとして出力さ れる。

【0062】また、検出データOUTO及び遅延器35-1によ り1ピット遅延されたOUTOは、XOR15に入力され、 その結果、検出データOUTOにおいてデータが0から1、 または1から0に変化する位置を検出している。検出デ ータOUT1に対しても同様に、検出データOUT1及び遅延器 40 34-1により1ビット遅延されたOUT1が、XOR16によ ってデータが0から1、または1から0に変化している 位置を検出している。そして、XOR15とXOR16 の出力は、それぞれ遅延器35-2及び遅延器34-2により1 ピット遅延されてOR17に送られ、OR17からは、 仮の検出データにおいて0から1、または1から0への 変化位置の検出信号を出力してシフトレジスタに送って いる。このOR17の検出信号は、図5のトレリス線図 中の☆印の位置を含んでいる。

【0063】また、XOR15とXOR16の出力はそ いて、上記演算器 3 及びその中で用いられるマルチプレ 50 れぞれ遅延器35-2及び遅延器34-2により 1 ビット遅延さ

30

れてJKフリップフロップ18にも送られている。再生 データが1(仮の検出データでは0)に確定している状 態では、検出データOUTO及びOUT1は共に1になってい る。このJKフリップフロップ18の出力は、確定状態 の1つ前から確定状態に遷移する際、検出データOUTO及 びOUT1のどちらが変化したのかを示している。つまり、 検出データOUTOが変化した場合には1を出力し続け、検 出データOUT1が変化したときには0を出力し続けてい

【0064】ここで、図5のトレリス線図によって理解 10 できるように、最尤復号によりエラー訂正する場合は、 以下のようなパターンに分類できる。再生データが1 (仮の検出データでは0)に確定する時に、検出データ OUTOが変化して確定状態になった場合において、確定状 態が検出データOUTOの変化で終り且つ確定状態が奇数(o dd)個の時(以後、パターン1と称する)、および、確 定状態が検出データ0UT1の変化で終り且つ確定状態が偶 数(even)個の時(以後、パターン2と称する)にのみエ ラー訂正を行う。また、検出データOUT1が変化して確定 状態になった場合においては、確定状態が検出データOU 20 TOの変化で終り且つ確定状態が偶数(even)個の時(以 後、パターン3と称する)、および、確定状態が検出デ ータOUT1の変化で終り且つ確定状態が奇数(odd)個の時 (以後、パターン4と称する) にのみエラー訂正を行 う。

【0065】上記のようなエラー訂正の判定を図4の回 路では以下のように行っている。仮の検出データが送ら れるシフトレジスタであるフリップフロップ33-1、33-2、33-3、33-4、、33-N等にはそれぞれエラー訂正の場 合のリセット信号を送り出すNANDゲートが接続され 30 ている。図4にはNAND22とNAND23等がこれ に該当する。そして、OR24、AND25、NOR2 6、及びNOT27のような構成の回路(以下、奇数番 目の判定回路と称する。)が、それぞれ奇数番目に位置 するシフトレジスタに接続されているNANDゲート2 2に接続されている。

【0066】また、同様にOR28、AND29、NO R30そしてNOT31のような構成の回路(以下、偶 数番目の判定回路と称する。)が、それぞれ偶数番目に 位置するシフトレジスタに接続されているNANDゲー ト23に接続されている。奇数番目の判定回路と偶数番 目の判定回路には、それぞれXOR15、XOR16か ら、それぞれ遅延器35-2及び遅延器34-2による1ビット 遅延回路を介したJKフリップフロップ18からの出力 が送られている。

【0067】ここで、上記パターン1及びパターン4の 場合、奇数番目の判定からは1が出力される。またパタ ーン2及びパターン3の場合、偶数番目の判定回路から 1が出力される。

14

レジスタ33-1、33-2、33-3、33-4、33-N等に接続されて いる各NANDゲート22,23等には、上記判定回路 からの信号とエラー訂正の可能性のある位置を示すOR 17からの信号、および、NAND14からの信号が順 次入力されている。このNAND14からの信号が0か ら1に変わる時が再生信号が1に確定する状態、つまり パス0のみが存在する状態の終りを示している。そし て、これらの信号が1になる位置が、図5の☆印と★印 の重なる位置、つまりエラー訂正が必要な位置になる。 この条件が揃ったNANDゲート22、23等からリセ ット信号がシフトレジスタ33-3、33-4等に送られ、エラ 一訂正が行われるのである。

[0069] \*\* tt. NAND19kt. NAND14\* 介したシフトレジスタ33-1およびOR17からの信号が 送られ、再生データが1 (仮の検出データでは0) に確 定している状態が終るごとに0を出力し、この信号によ り、OR17の信号が流れているシフトレジスタ34-3、 34-4、34-N等にリセットをかけている。

【0070】このように、トレリス線図の表現から、各 時刻に入力される複数パスのうち最も確からしいパスを 「生き残りパス」として残し、他は捨てる。この操作を 全ての時系列にわたり、全ての状態に対して行なう。

【0071】また、図5の※印のパターンの位置で、つ まり、検出データOUTO及びOUT1が共に、1から0、0か ら1、に変化する位置も、NRZI変換の出力では1に なる。しかし、上述の復号回路では、このパターンをエ ラー訂正することができない。そこで、このパターンの エラー訂正をNAND20で行っている。このパターン の場合、検出データOUTO及びOUT1が共に、1から0、0 から1、に変化する。つまり、XOR15とXOR16 の出力は共に1が出力されている。この時に、仮の検出 データが1の時にそれを0に訂正すればよい。したがっ て、NAND20に、XOR15とXOR16の出力の それぞれ遅延器35-2、34-2を介した出力とおよびNAN D14の仮の検出データを1ビットシフトするシフトレ ジスタ33-1の出力とを入力し、全てが1の時にその位置 のデータを0に訂正している。

【0072】上記方法により、最尤復号された仮の検出 データは、符号誤り訂正の判定と訂正を行われ、最終的 に、NOT21を通ることによりNRZI変換データと して出力される。

【0073】すなわち、NRZI変換データとしては、 1の状態の次に-1の状態が存在せずに再び1の状態が 続き、又は、-1の状態の次に1の状態が存在せずに再 び-1の状態が続く可能性がある。このような符号化信 号では、上記で説明した本発明によるPR (1, 1) が、そのエラー訂正が適切で、十分適応できるものであ

【0074】上記実施例においては、しきい値又は基準 【0068】仮の検出データが順次送られているシフト 50 レベルとしてレベル1、2に-0.5、+0.5 を設定して

いるが、符号復号の条件に従って、適性な値に設定しても良いのは勿論である。即ち、光磁気記録等での再生値  $y_1$ を+1、-1に判定する際、雑音の集中するレベルが、例えば-0.7、+0.7にあると予め予測できるならば、その値に設定しても良く、また 2 相判別に限らず、多相判別法を用いても良い。

## [0075]

【発明の効果】以上詳細に説明したように、本発明による最尤復号器を用いることにより、PR (1, 1) に対応した最尤復号が可能になり、且つ出力がそのままNR 10 Z I 変換のデータになっている。

【0076】また、従来のPR(1, 0, -1)の最尤復号法では十分適応できなかった光メモリや光磁気メモリ等の分野において、再生データの誤り率をさらに向上することができる。

【0077】さらに、0、1の2値情報を記録した媒体上から最尤復号法により再生データを得る手段として、ある k番目のデータビットが0である尤度と、1である尤度との尤度差 $\delta_k$ を検出し、該尤度差 $\delta_k$ を1クロック遅延させ、1クロックビット前の尤度差 $\delta_{k-1}$ と該 k 20番目のデータビットにおける再生信号出力 $y_k$ とを加算し、この加算結果( $y_k + \delta_{k-1}$ )と、あらかじめ決められた2つの基準レベル1、2とをそれぞれ比較し、該比較結果の出力0と出力1に従って前記再生データを得ることとしたので、簡単な構成と、高速な演算速度を要求されることもなく、現実的に実行ある効果を奏し得る。

## 【図面の簡単な説明】

【図1】本発明の最尤復号器の構成図である。

【図2】本発明の演算部の一実施例を示す内部構成図である。

16 【図3】本発明のマルチプレクサの一実施例を示す構成 図である。

【図4】本発明のエラー訂正を行うエラー訂正判定回路 の一実施例を示す回路図である。

【図5】本発明における信号の状態変化を示すトレリス 線図およびエラー訂正判定回路の動作を示すテーブルで ある。

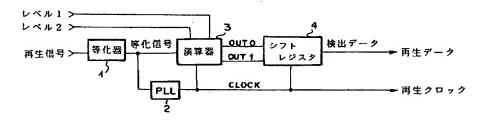
【図6】従来のPR(1,0,-1)対応の最尤復号器の回路図である。

#### 10 【符号の説明】

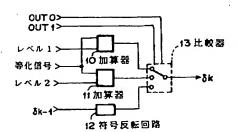
- 1 等化器
- 2 PLL
- 3 演算器
- 4 シフトレジスタ
- 5、10、11 加算器
- 6、7、13 比較器
- 8 マルチプレクサ
- 9 遅延回路
- 12 符号反転回路
- 14、19、20、22、23 NANDゲート
  - 15、16 XORゲート
  - 17、24、28 ORゲート
  - 18 JKフリップフロップ
- 21、27、31 NOTゲート
- 25、29 ANDゲート
- 26、30 NORゲート
- 36、37、38 入力端子
- 33、34、35 シフトレジスタ
- 39 出力端子

*30* 

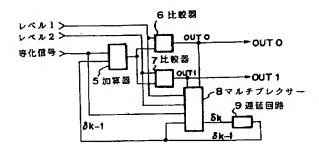
【図1】



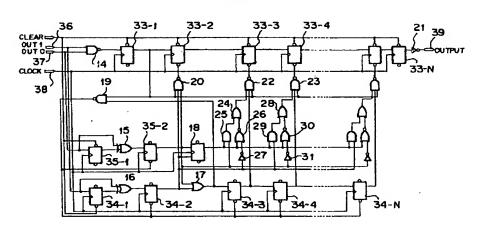
【図3】



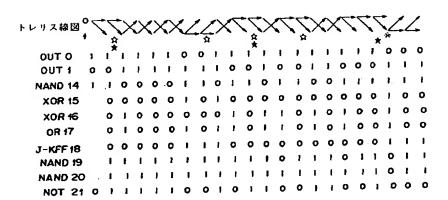
## [図2]



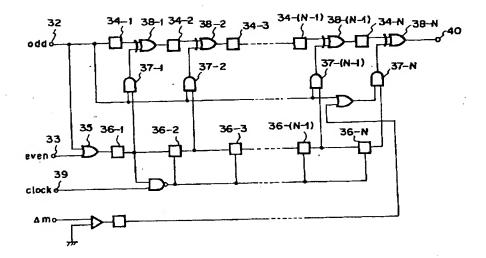
## 【図4】



[図5]



# 【図6】



# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record.

# **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

□ BLACK BORDERS
□ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
□ FADED TEXT OR DRAWING
□ BLURRED OR ILLEGIBLE TEXT OR DRAWING
□ SKEWED/SLANTED IMAGES
□ COLOR OR BLACK AND WHITE PHOTOGRAPHS
□ GRAY SCALE DOCUMENTS
□ LINES OR MARKS ON ORIGINAL DOCUMENT
□ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

# IMAGES ARE BEST AVAILABLE COPY.

☐ OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.